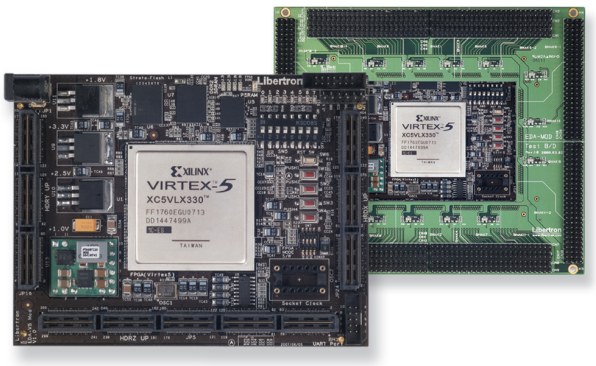
Virtex-5 고성능 회로 설계용 모듈

EDA-Mod 5VLX330



사용자가 설계한 FPGA 회로를 바로 다운로드 하여 신속하고 정확하게 회로를 검증할 수 있는 Virtex-5 LX FPGA 모듈인 'EDA-Mod 5VLX330'은 별도의 전원 회로를 내장하고 있어 모듈 단독으로 Configuration이 가능하며, ARM社의 SoC Platform에 확장하여 SoC IP 설계가 가능하다. 개발초기 안정화된 모듈을 사용함으로써 비용절감 및 개발 일정 단축 효과를 기대할 수 있다.

제품 특징

- 업계 최대의 로직 용량을 자랑하는 자일링스 Virtex-5 LX FPGA 제품군을 기반으로 1,000만 게이트에서 3,000만 게이트까지 사용 가능
- Virtex-5 LX FPGA 제품군 중 LX110에서 LX330까지 선택해서 장착 가능
- ARM社의 SoC Platform에 확장하여 SoC IP 설계 가능
- 전원회로, 클럭, PROM 등의 기본 회로를 내장하여 안정화된 FPGA 모듈을 제공함으로써 사용자를 위한 최적의 개발 환경 제공
- DDR2 SDRAM, PSRAM, Strata-Flash 메모리 지원
- 설계 검증을 위한 별도의 테스트 보드 제공
- 동급 용량 세계 최소형의 FPGA 전용 모듈
- Stack-Up 방식을 채택하여 다수의 모듈 확장 용이
- 사용자 I/O 660핀 제공
- FPGA Configuration을 위한 전용 PROM 32Mbit×3EA 내장

제품 사양

항 목	사 양	내 용
Target FPGA (선택사양)	XC5VLX110-FF1760C XC5VLX220-FF1760C XC5VLX330-FF1760C	약 1,000만 System Gates 약 2,000만 System Gates 약 3,000만 System Gates
USER Memory	DDR2 SDRAM PSRAM Strata Flash(LX330만 지원)	512Mbit(8M×16Bit×4Banks) 128Mbit(8M×16bit) 128Mbit(8M×16bit)
UART	RS232C	UART-1Port
FPGA	ISP-PROM	XCF32P-VO48×3EA
Configuration	Download	Xilinx USB to J-TAG Cable 지원
검증용 보드	Test 보드	FPGA 모듈 확장 및 검증용 보드
Clock	OSC	100MHz / +3.3V, Socket Clock
Power	Input	+5V(AC to DC Adapter 사용)
	Output	+1.0V ±5% / Max 16A
		+1.8V ±5% / Max 1.5A
		+2.5V ±5% / Max 5A
		+3.3V ±5% / Max 5A
User LED	LED	8EA(LX330은 8bit, LX110, LX220은 4bit)
Switch	User Switch	Push Switch 4EA(4bit)
		DIP Switch 1EA(LX330은 8bit, LX110, LX220은 4bit)
	System Reset Switch	1EA(Active "L")
Size	H×V×W	120mm×92mm×17mm

- ARM社의 EB(Emulation Baseboard: AMBR AXI 지원 프로토타이핑 플랫폼), PB(Platform Baseboard: Development Chip을 기반으로 한 프로토타이핑 플랫폼) 보드와 연동하여 SoC 개발 플랫폼으로 활용 가능
  - AMBA AHB Bus 활용 Tutorial 제공